(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平10-260523

(43)公開日 平成10年(1998) 9月29日

(51) Int.Cl. ⁴		識別記号	FΙ		
G03F	1/16		G 0 3 F	1/16	В
H01L	21/027		H01L	21/30	5 3 1 M
	21/306				541S
				21/306	В

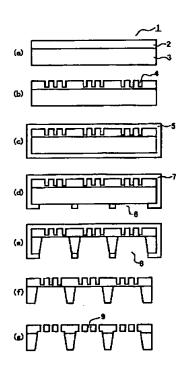
_		农储查審	未請求 請	求項の数 2	OL	(全	5	頁)
(21)出願番号	特膜平 9-64491	(71)出顧人	000004112 株式会社二	コン				
(22)出顧日	平成9年(1997)3月18日	(72)発明者	東京都千代 片倉 則浩	田区丸の内:			_	株

(54) 【発明の名称】 シリコンステンシルマスクの製造方法

(57)【要約】

【課題】 シリコンステンシルマスクの製造の過程で破壊等の問題が生じないシリコンステンシルマスクの製造方法を提供する。

【解決手段】 ボロンドープ層が形成されたシリコン基板を用意する工程と、前記ボロンドープ層の途中までバターンを形成する工程と、前記バターンが形成されたシリコン基板全体に窒化珪素膜を成膜するとともに、前記パターン領域に対応する反対面位置の窒化珪素膜に開口をそれぞれ形成する工程と、前記窒化珪素膜をマスクとして、前記シリコン基板のシリコン部分をウェットエッチング法により前記ボロンドープ層までエッチングして前記ボロンドープ層を形成する工程と、前記窒化珪素膜を除去後、前記シリコン部分をエッチングして方向と同一方向から、再び前記ボロンドープ層をドライエッチングして前記ボロンドープ層に形成されたパターンを貫通させる工程と、を備えたシリコンステンシルマスクの製造方法。



【特許請求の範囲】

【請求項1】ボロンドープ層が形成されたシリコン基板 を用意する工程と、

前記ボロンドーブ層の途中までパターンを形成する工程

前記パターンが形成されたシリコン基板全体に窒化珪素 膜を成膜するとともに、前記パターン領域に対応する反 対面位置の窒化珪素膜に開口をそれぞれ形成する工程 Ł.

前記窒化珪素膜をマスクとして、前記シリコン基板のシ 10 リコン部分をウエットエッチング法により前記ボロンド ープ層までエッチングして凹部を形成する工程と、

前記室化珪素膜を除去後、前記シリコン部分をエッチン グした方向と同一方向から、再び前記ボロンドープ層を ドライエッチングして前記ボロンドープ層に形成された パターンを貫通させる工程と、を備えたシリコンステン シルマスクの製造方法。

【請求項2】前記ポロンドープ層の途中までパターンを 形成する工程及び/又は前記ボロンドープ層に形成され たパターンを貫通させる工程が極低温プラズマドライエ 20 ッチング法又は側壁保護プラズマドライエッチング法に よるものであるととを特徴とする請求項1記載のシリコ ンステンシルマスクの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、シリコンステンシ ルマスクの製造方法に関する。

[0002]

【従来技術】近年、集積回路の髙集積化に伴い、長年微 細バターンを形成する手段の主流であった光を用いたフ ォトリソグラフィー技術に代わって、荷電粒子線、例え ぱ電子ピームやイオンピーム、あるいはX線を用いる新 しい露光方法が検討され、実用化されている。とのう ち、電子ビームを用いてパターンを形成する電子ビーム 露光は、電子ビームそのものを数人にまで絞ることがで きるため、1μmあるいはそれ以下の微細なパターンを 作成できる点に大きな特徴を有している。

【0003】ところが、電子ピーム露光は、微小な面積 の電子ビームによって露光を要するパターン内を走査し て塗り潰す、いわゆる、一筆書きの描画方法であるた め、その一部でも筬細なパターンが存在すると、電子ビ ームの断面をその微細パターンに応じた微小面積に絞る 必要があり、その微小面積の電子ビームによって全パタ ーンの露光を完了するのに要する時間が極端に長くなる という問題があった。

【0004】との問題を解決するため、図2に示すよう なステンシルマスクを用いたパターン転写方法が提案さ れている。具体的には、図3に示すようにステンシルマ スク10の各小領域10aが荷電粒子線にてステップ的

ターンが不図示の光学系で感応基板11に縮小転写さ れ、ステンシルマスクの小領域毎のパターンを感応基板 上でつなき合わせるという方法である。

【0005】上記ステンシルマスクの製造方法は、ま ず、シリコン基板14の表面に熱拡散法を用いてポロン をドープして、ボロンドープ層13を形成し、ボロンド ープ層を有するシリコン基板12を製作する(図4 (a))。ボロンドープ層13上に、電子ビームを用い

て微細パターンを描画しておき、そのパターンに合わせ て、シリコン部分14まで完全にエッチングする(図4 (b)).

【0006】全面にLPCVD法を用いて窒化珪素膜1 6を形成し(図4(c))、ボロンドープ層13に形成 されたパターン位置に対応する反対面の位置に複数の開 □17をそれぞれ形成する(図4(d))。この開口を 有する窒化珪素膜18をマスクとして、シリコン基板1 2をKOH水溶液に浸漬し、シリコン基板12をポロン ドープ層13までウエットエッチングして凹部19を形 成する(図4(e))。

【0007】ウエットエッチング終了後、これをKOH 水溶液から引き上げ、①硫酸、過酸化水素水の混合液、 ②純水を用いて洗浄、乾燥する。シリコン基板12に形 成された窒化珪素膜16をドライエッチング法によりエ ッチングして除去し、シリコンステンシルマスクを完成 する(図4(f))。

[8000]

【発明が解決しようとする課題】しかしながら、ウエッ トエッチングが終了したシリコン基板をKOH水溶液か ち引き上げるとき、シリコン基板の全面は窒化珪素膜で 覆われているが、すでに、ボロンドープ層には貫通され たパターン(貫通孔)が形成されているので、表面張力 等により大変壊れ易いという問題があった。

【0009】本発明は、このような問題点に鑑みてなさ れたものであり、シリコンステンシルマスクの製造の過 程で破壊等の問題が生じないシリコンステンシルマスク の製造方法を提供することを目的とする。

[0010]

【発明の解決する手段】本発明者は、鋭意研究の結果、 本発明を行うに至った。本発明は、第一に「ポロンドー ブ層が形成されたシリコン基板を用意する工程と、前記 ボロンドープ層の途中までパターンを形成する工程と、 前記パターンが形成されたシリコン基板全体に窒化珪素 膜を成膜するとともに、前記パターン領域に対応する反 対面位置の窒化珪素膜に開口をそれぞれ形成する工程 と、前記室化珪素膜をマスクとして、前記シリコン基板 のシリコン部分をウエットエッチング法により前記ボロ ンドープ層までエッチングして凹部を形成する工程と、 前記室化珪素膜を除去後、前記シリコン部分をエッチン グした方向と同一方向から、再び前記ボロンドープ層を に走査され、各小領域10aの貫通孔の配置に応じたパ 50 ドライエッチングして前記ポロンドープ層に形成された

3

バターンを貫通させる工程と、を備えたシリコンステンシルマスクの製造方法(請求項1)」を提供する。

【0011】本発明は、第二に「前記ボロンドープ層の途中までパターンを形成する工程及び/又は前記ボロンドープ層に形成されたパターンを貫通させる工程が極低温プラズマドライエッチング法又は側壁保護プラズマドライエッチング法によるものであることを特徴とする請求項1記載のシリコンステンシルマスクの製造方法(請求項2)」を提供する。

[0012]

[発明の実施形態]以下、本発明の実施形態としてのシリコンステンシルマスクの製造方法を図面を参照しながら説明する。図2は、本発明にかかる実施形態のシリコンステンシルマスクの製造方法により製作されたシリコンステンシルマスクの概略断面図である。

【0013】まず、シリコン基板3にボロンドーブ層2を形成し、ボロンドーブ層を有するシリコン基板1(以下、単にシリコン基板という)を製作する(図1

(a))。貫通孔以外の部分で荷電粒子線を散乱させるシリコンステンシルマスクの場合には、ボロンドープ層 20の膜厚は、 $1.5\sim2.5\mu$ m程度が好ましく、貫通孔以外の部分で荷電粒子を吸収させるシリコンステンシルマスクの場合には、ボロンドープ層の膜厚は、 $20\sim3$ 0 μ m程度が好ましい。

【0014】ボロンドーブ層のボロンドーブ濃度は、厚さ方向に深くなる程、濃度が小さくなるので、少なくとも、KOH水溶液に浸漬してシリコンをウエットエッチングした時にウエットエッチングをストッブさせたい位置におけるボロンのドーブ濃度が、約1×10¹⁰ a t o m/c m³程度であることが好ましい。電子ピームを用いて、所定の微細パターンを描画し、そのパターンに合わせて、ボロンドーブ層2の途中までエッチングする(図1(b))。

【0015】エッチング方法としては、極低温下でのプラズマドライエッチング法や側壁保護プラズマドライエッチング法が有用である。極低温プラズマドライエッチング法は、基板を極低温にしてエッチング側壁方向のラジカルの反応を抑制し、エッチングしていく方法である。極低温下のうち、特に-110℃~-120℃が好ましい。

【0016】-110℃より温度が高くなると、ラジカルの反応性を抑制することが困難になり、垂直にエッチングができなくなる。側壁保護ブラズマドライエッチング法は、シリコンエッチング用ガス(本発明ではボロンドーブ層をエッチングするために用いられる。ボロンドーブ濃度は1×10²° a t o m/c m³程度なのでシリコンエッチングガスでエッチングが可能である。)と側壁保護用ガスとの混合ガスを流し、側壁保護用ガスの重合物によりエッチング側壁を保護し、側壁方向のエッチングを抑制しながら垂直方向にエッチングしていく方法 50

てある.

【0017】混合ガスとして、Cl.+CHF,、SF.+C,H。等が挙げられ、CHF,、C,H。は重合してエッチング側壁に保護膜を形成するので、側壁方向のエッチングが抑えられる。シリコン基板1全体にLPCVD 法を用いて窒化珪素膜5を形成し(図1(c))、ボロンドーブ層2に形成されたパターンの位置に対応する反対面位置に各開口6をそれぞれ形成する(図1(d))。

[0018] この開口を有する窒化珪素膜7をマスクとして、シリコン基板1をKOH水溶液に浸漬し、シリコン部分3をボロンドープ層2までウエットエッチングして凹部8を形成する(図1(e))。 KOH水溶液は、ボロンが1×10°atom/cm³以上ドープされたボロンドープ層によってエッチングレートが大きく低下する(エッチングレートの臨界点)ので、ボロンドープ層2はストッパーとしての役割を果たす。

【0019】ウエットエッチング終了後、これをKOH水溶液から引き上げ、①硫酸、過酸化水素水の混合液、②純水を用いて洗浄、乾燥した。シリコン基板1に形成された窒化珪素膜7をドライエッチング、又はウエットエッチングにより除去する(図1(f))。最後に、微細パターン4が層の途中まで形成されたボロンドープ層2を、シリコン部分3をエッチングした方向と同一方向からエッチングして、貫通孔9を形成し、シリコンステンシルマスクを完成した(図1(g))。

[0020] エッチング方法については、上記したエッチング方法が有用である。以下、実施例により本発明をより具体的に説明するが、本発明はこれに限定されるものではない。

[0021]

[実施例] 図2は、本発明にかかるシリコンステンシルマスクの製造方法を用いて製作されたマスクの概略断面図である。

(1)まず、厚さ380 μ mのシリコン基板3の表面に 熱拡散法を用いてボロンをドープし、ドープ濃度 1×1 0 10 atom/cm 3 、厚さ2.3 μ mのボロンドープ層2を形成し、ボロンドープ層を有するシリコン基板1 (以下、単にシリコン基板という)を製作する(図1 (a))。

【0022】(2)次に、ボロンドーブ層2上に、電子ビームを用いて、所定の微細パターンを描画しておき、そのパターンに合わせて、基板温度-120℃、圧力0.5Paの環境下で、反応ガスとしてSF。を用いて極低温プラズマドライエッチング法により、ボロンドープ層2を2μmの深さまでエッチングした(図1(b))。

[0023] (3) シリコン基板 1 全面にLPCVD法 を用いて厚さ0.1μmの窒化珪素膜 5を形成し(図 1 (c))、ボロンドープ層 2 の途中まで形成されたパタ

6

ーンの位置に対応する反対面位置に各開口6をそれぞれ 形成する(図1(d))。

(4) 開口を有する窒化珪素膜7をマスクとして、シリコン基板1をKOH溶液に浸漬し、シリコン部分3をウエットエッチングする(図1(e))。

【0024】(5)ウエットエッチング終了後、これを KOH水溶液から引き上げ、①硫酸、過酸化水素水の混 合液、②純水を用いて洗浄、乾燥した。シリコン基板1 に形成された窒化珪素膜7をドライエッチング法により エッチングして除去した(図1(f))。

(6)最後に、微細パターン4が層の途中まで形成されたボロンドープ層2を、シリコン部分3をウエットエッチングした方向と同一方向から、基板温度-120℃、圧力10Paの環境下で、反応ガスとしてSF。を用いてプラズマドライエッチング法によりエッチングして、貫通孔9を形成した(図1(g))。

【0025】尚、(2)、(6)の製造工程に変えて、常温、0.5Paの環境下において、反応ガスC1,+CHF,を用いて側壁保護プラズマドライエッチング法によりエッチングしてもよい。

[0026]

【発明の効果】以上説明した通り、本発明にかかるシリコンステンシルマスクの製造方法によれば、微細パターンをボロンドープ層の途中までしか形成しない段階でシリコン基板をKOH水溶液に浸漬してウエットエッチングするので、ウエットエッチング完了後もボロンドープ層はバターンが貫通されておらず(貫通孔は形成されていない)、ボロンドープ層は全面がつながっているの *

* で、KOH水溶液から引き上げる際にも表面張力等により破壊されることがない。

【図面の簡単な説明】

【図1】本発明にかかるシリコンステンシルマスクの製造方法の工程図である。

【図2】シリコンステンシルマスクの概略断面図であ ス

【図3】シリコンステンシルマスクを利用したパターンの分割転写の模式図である。

10 【図4】従来のシリコンステンシルマスクの製造方法の工程図である。

【符号の説明】

1、12・・・ボロンドープ層を有するシリコン基板

2、13・・・ボロンドープ層

3、14··・ボロンドープ層を有するシリコン基板の シリコン部分

4・・・ボロンドーブ層の途中まで形成された微細バタ ーン

5、16・・・窒化珪素膜

20 6、17・・・開口

7、18・・・開口を有する窒化珪素膜

8、19 · · · 凹部

9・・・貫通孔

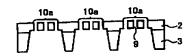
10・・・ステンシルマスク

10a・・・ステンシルマスクの小領域

11・・・感応基板

15・・・ボロンドープ層に形成された微細パターン

【図2】



【図3】

